Para dar al temporizador 2 la máxima prioridad mediante el uso de interrupciones FIQ se ha modificado el atributo que indica a la función de interrupción el tipo de estas, pasando de IRQ a FIQ.

|  |  |
| --- | --- |
|  | void timer2\_ISR(void) \_\_attribute\_\_((interrupt("FIQ"))); |
|  |  |

Para limpiar las interrupciones pendientes se ha modificado el registro del cual se ponía a 1 el valor que realizada dicha tarea.

|  |  |
| --- | --- |
|  | rF\_ISPC = BIT\_TIMER2; |

Y se ha inicializado como una FIQ.

pISR\_FIQ = (unsigned\*) timer2\_ISR;

Asimismo se ha decidido juntar en una sola función el enmascaramiento del registro rTCON para evitar su acceso desde diferentes rutinas de inicialización de los periféricos.

**void** **sys\_init**()// Interrupt & Port

{

/\* enable interrupt \*/

rINTMOD=0x0800;

rINTCON=0x0;

rI\_ISPC = 0xffffffff; /\* clear all interrupt pend \*/

rEXTINTPND = 0xf; // clear EXTINTPND reg

Port\_Init(); /\* Initial 44B0X's I/O port \*/

Delay(0); /\* delay time \*/

}

Esta función evita el acceso múltiple a un mismo registro por diferentes rutinas y enmascara el rINTMOD y el rI\_ISPC.